

FÓRUM DE PÓS-GRADUAÇÃO

Fórum de Pós-Graduação

Coordenadores

Andrea Schwertner Charão¹
(andrea@inf.ufsm.br)

Tatiana Gadelha Serra dos Santos²
(tatiana.santos@ceitec-sa.com)

Resumo:

O Fórum de Pós-Graduação da Escola Regional de Alto desempenho é um espaço onde os alunos de mestrado e doutorado podem expor seus trabalhos em andamento, instigados por novas recomendações de outros pesquisadores da área. Assim, o Fórum vem consolidando-se através dos anos como um canal de discussão bastante produtivo em que alunos, professores e pesquisadores interagem entre si fortalecendo suas pesquisas.

Na edição desse ano, 23 trabalhos foram submetidos e aceitos para apresentação. Todos os resumos foram avaliados por pelo menos 2 revisores, que forneceram comentários e sugestões para o aprimoramento dos trabalhos.

¹ Andrea Schwertner Charão possui doutorado em Informatique: Systèmes et Communications pelo Institut National Polytechnique de Grenoble (INPG), na França (2001), mestrado em Ciência da Computação pela Universidade Federal do Rio Grande do Sul (1996) e graduação em Informática (Bacharelado) pela Universidade Federal de Santa Maria (1993). Atualmente é professora do Departamento de Eletrônica e Computação da Universidade Federal de Santa Maria, exercendo suas atividades docentes no Curso de Ciência da Computação (Bacharelado) e no Programa de Pós-Graduação em Informática (Mestrado em Computação). Tem experiência na área de Ciência da Computação, com ênfase em Sistemas de Computação, atuando principalmente nos seguintes temas: processamento de alto desempenho, programação paralela, grades computacionais, virtualização, aplicações distribuídas e software livre.

² Tatiana Gadelha Serra dos Santos possui mestrado e doutorado em Ciência da Computação pelo Instituto de Informática da Universidade Federal do Rio Grande do Sul (UFRGS), obtidos nos anos de 2000 e 2004, respectivamente. O curso de Bacharelado, também em Ciência da Computação, foi realizado na Universidade Federal do Rio Grande do Norte, onde formou-se no ano de 1997. Atualmente atua no grupo de Verificação Digital de ASICs da Ceitec Semiconductors S/A, baseada em Porto Alegre. Tem experiência de pesquisa na área de Sistemas de Computação, atuando mais especificamente nas seguintes áreas: Arquitetura de Computadores, Microprocessadores e Sistemas Computacionais de Alto Desempenho.

