

Arquiteturas Paralelas

Professores:

César A. F. De Rose¹

(cesar.derose@pucrs.br)

Tatiana Gadelha Serra dos Santos²

(tatianas@unisc.br)

Resumo:

Este curso objetiva trabalhar os conceitos básicos e as principais tendências na área de arquitetura de máquinas paralelas. Serão abordados os seguintes temas: Classificações de máquinas paralelas e organização de memória. Coerência de memórias cache. Avaliação de diferentes redes de interconexão e políticas de roteamento de mensagens. Tendências na construção de máquinas paralelas com ênfase para as máquinas agregadas (cluster de estações).

O texto está disponibilizado no Caderno de Cursos Permanentes das ERADs.

-
- 1 Bacharel em Informática Pontifícia Universidade Católica do Rio Grande do Sul. Mestre em Ciência da Computação pela Universidade Federal do Rio Grande do Sul nas área de Arquitetura de Computadores e Processamento Paralelo. Doutorado em Ciência da Computação pela Universitat Karlsruhe, Alemanha. Atua nas áreas de Sistemas Operacionais e Processamento Paralelo e Distribuído. Professor do Programa de Pós-Graduação em Ciência da Computação da Pontifícia Universidade Católica do Rio Grande do Sul – PPGCC/PUCRS. Coordenador do Centro de Pesquisa em Alto Desempenho (CPAD-PUCRS/HP) onde são pesquisadas aplicações de alto desempenho e arquiteturas paralelas utilizando o sistema operacional GNU/Linux.
 - 2 Graduada em Ciência da Computação pela Universidade Federal do Rio Grande do Norte (1997), mestrado em Ciências da Computação pela Universidade Federal do Rio Grande do Sul (2000) e doutorado em Ciências da Computação pela Universidade Federal do Rio Grande do Sul (2004). Atualmente é professor adjunto da Universidade de Santa Cruz do Sul. Tem experiência na área de Ciência da Computação, com ênfase em Arquitetura de Sistemas de Computação, atuando principalmente nos seguintes temas: arquitetura de computadores, processamento de alto desempenho, sistemas embarcados e FPGAs